

SCHEMA ELECTRIQUE  
DU CIRCUIT RECEPTION  
ET PETITS ETAGES EMISSION

CIRCUIT DIAGRAM  
OF THE RECEPTION CIRCUIT  
AND TRANSMISSION LOW LEVEL STAGES

ESQUEMA ELECTRICO  
DEL CIRCUITO RECEPCION  
Y PASOS DE PEQUENA POTENCIA EMISION

Entrée réception  
Sortie émission  
Temporisation alternat  
B.F. émission  
Entrée audio  
Relié à E32  
Sensibilité H.F.  
Seuil de régulation émission  
Seuil R.A.S. 15 MHz  
Commande régulation émission  
Commande R.A.S.  
Réjection porteuse  
Niveau porteuse  
Niveau de sortie B.F.  
Gain émission

Reception input  
Transmission output  
T R switching time delay  
A.F. transmission  
Audio input  
Connected to E32  
H.F. sensitivity  
Transmission regulation threshold  
15 MHz R.A.S. threshold  
Transmission regulation control  
A.S.R. control  
Carrier rejection  
Carrier level  
A.F. output level  
Transmission gain

Entrada recepción  
Salida emisión  
Temporización alternado  
B.F. emisión  
Entrada audio  
Conectado a E32  
Sensibilidad A.F.  
Umbral de regulación emisión  
Umbral R.A.S. 15 MHz  
Mando regulación emisión  
Mando R.A.S.  
Exclusión portadora  
Nivel portadora  
Nivel de salida B.F.  
Ganancia emisión

